特集2

デバイスの記事　関連データ

「非同期プロセッサ」の事例研究

ディジタルLSIが抱える ノイズ&消費電力問題の根治療法

最先端のディジタルLSIは，クロック・スキュー，同時スイッチングなどに起因するノイズの増加，および消費電力の増大など，さまざまな課題を抱えています．こうした問題を根本から解決しようというのがクロックレスの非同期設計（セルフタイムド手法）の考えかたです．

本特集では非同期設計をベースとする設計技術の概要，非同期8ビット・マイクロコントローラの開発事例，非同期設計に対応したEDAツールの概要などを紹介します．

CONTENTS